

۴. پیش‌بینی خطاهای به‌هم‌وابسته^۱

مفاهیم کلی

پیش‌بینی خطا جنبه‌ای است که برای تأمین قابلیت اعتماد^۲ سیستم به آن رجوع می‌شود. پیش‌بینی خطا، یکی از اجزاء و مؤلفه‌های اجتناب خطا^۳ را تشکیل می‌دهد. برای پیش‌بینی خطا، رفتار سیستم را حین بروز خطا ارزیابی کرده و برپایه‌ی مجموعه‌ای از روش‌ها و تکنیک‌هایی که به برآورد بروز^۴، خلق^۵ و پی‌آمدهای^۶ خطا می‌پردازد، این عمل را انجام می‌دهیم.

پیش‌بینی خطاهایی که با منابع بروز خطاهای هم‌شیوه مرتبط‌اند، بر مبنای تقسیم‌بندی اعمال‌شده در قسمت ۱-۲ دسته‌بندی می‌گردد. (وجود منبع آغازگر^۷ و رابطه^۸ ی بین دو زیرسیستم یا مؤلفه) جنبه‌های "خلق و بروز خطا" در تکنیک‌های پیش‌بینی در جهت تعیین منابع آغازگر یا هم‌بسته‌ی CMFها مؤثرند. در حالی که "پی‌آمدها" برای تعیین دقیق طبیعت شکست به کار گرفته می‌شوند. ارزیابی رفتار سیستم در رابطه با خطاهای غیر مترقبه^۹، (آنچه در پیش‌بینی خطا مورد نیاز است)، می‌تواند کیفی یا کمی مورد بررسی قرار گیرد [LAPR]:

• ارزیابی کیفی^{۱۰}

ارزیابی کیفی برای تعیین و دسته‌بندی شکست‌ها یا روش‌هایی که برای اجتناب از آن‌ها به کار می‌رود، مورد استفاده قرار می‌گیرد. این امر باید در رابطه با نیازمندی‌های معین گردیده در EN [EN954] 954 در نظر گرفته شود، که نیازمند آن است که تحلیل‌گران به بازخوانی رفتار سیستم

¹ Correlated Foalt Forecasting
² dependability
³ Fault avoidance
⁴ presence
⁵ creation
⁶ consequences
⁷ Initiating source
⁸ correlation
⁹ Accidental faults
¹⁰ Qualitative evaluation

در بروز یک خطای از پیش معین شده^۱ پردازند. این امر این پرسش را برمی‌انگیزد که تعیین خطاهایی که برای ارزیابی مورد نظر قرار می‌گیرند، در پرسش از سیستم انجام می‌گیرد یا روی یک مدل؟ این مسئله برای مؤلفه‌های به کار گرفته شده‌ی پیچیده‌تر تبدیل به مسئله‌ای حاد و حساس می‌گردد.

در حقیقت، اگرچه خطاها در مؤلفه‌های گسسته یا کم‌تر مجتمع الکترونیک نیز رخ می‌دهند (در اتصال کوتاه، مدارهای باز، گیر کردن صفر یا یک) که در درجه‌ی رضایت بخش^۲ شناخته شده‌اند، این مورد برای مؤلفه‌های نوع ریزپردازنده‌ی پیچیده و حتّاً برای نرم‌افزار کم‌تر از این، ابدأً وجود ندارد. در این موارد، اگر ما خواهان تحلیل سطح‌های مؤلفه‌ها باشیم، فرضیاتی بر مبنای شیوه‌های شکست در این مدارها شکل داده می‌شوند. این چنین فرضیاتی به زودی محدودیت‌های خود را آشکار می‌کنند، و راه حل عموماً برای هم‌آهنگی باید در سطحی بالاتر رود و شکست‌ها را در سطح تابعی مورد بررسی قرار دهد.

پاراگراف ۳-۴ چند روش مناسب، برای ارزیابی کیفی قابلیت اعتماد سیستم‌های الکترونیکی که مؤلفه‌های پیچیده‌ای دارند، معرفی می‌کند.

• ارزیابی کمی

ارزیابی «معین»، در سطح یک قطعه‌ی مربوط به الکترومکانیک، مؤلفه‌های مجتمع کوچک یا گسسته که شیوه‌های شکست شناخته شده‌ای دارند، برای رسیدن به یک درجه‌ی رضایت بخش، افزایش safety را فراهم می‌کند. اما از طرف دیگر، توانایی‌های آن در مؤلفه‌های مجتمع بسیار بزرگ محدودتر نیز می‌شود، آن‌چنان که تعیین شیوه‌های شکست این مؤلفه‌ها با قطعیت و کامل، غیرممکن می‌شود.

دیگر راهبردها، باید با این مشکل رودررو شوند، همانند ارزیابی کمی‌ای که در استاندارد IEC62061 آمده است، که خطاهای تصادفی سخت‌افزار را به‌شمار می‌آورد، در یک توسعه‌ی مطمئن، خطاهای هم شیوه را نیز جواب گوست. چندین نتیجه می‌تواند به وسیله‌ی این نتایج تشریح شود: قابلیت اعتماد، در دسترس بودن، سلامت. با توجه به زمینه‌ای که این مقاله بر آن متمرکز است، که سلامت ماشین‌آلات می‌باشد، تنها محاسبات لازم‌برای تعیین احتمال شکست‌های خطرناک انجام می‌شوند.

¹ predetermined

² Satisfactory degree

۲-۴ تحلیل‌های مقدم بر ارزیابی

قبل از هرگونه تحلیل در ارزیابی، خواه کیفی و خواه کمی، برای هر نوع خطای مورد سؤال، یک سری آزمایشات در نظر گرفته شده، مقدم‌اند. در اینجا مفهوم ریسک و هازارد و مراحل تحلیل از استاندارد IEC 61508 گرفته شده‌اند:

دانش سیستم

این مرحله که هنوز به واسطه‌ی [Mosleh] یا «مفهوم» (در استاندارد CEI 61508) شناخته می‌شود، تا کنون به پیش‌بینی خطا اختصاص نیافته است. این امر شامل به دست آوردن شناخت و فهم کلی درباره‌ی سیستمی که باید مورد تحلیل قرار گیرد، توابعی که باید برآورده شوند و محیط فیزیکی‌ای که باید نرم‌افزار در آن نمو کند، می‌شود. شروط محدودکننده‌ی متفاوت علی‌الخصوص بررسی می‌شوند: فیزیک سیستم و محدودیت‌های توابع، هم‌بستگی‌ها و واسطه‌های عملیاتی با دیگر سیستم‌ها. در مورد خطاهای وابسته، عناصر طراحی، عملیات، نگهداری و تست رویه‌ها، به‌طور مشابه فزونی می‌یابند تا چندین شکست مؤلفه در این فاز مورد جست‌وجو قرار گیرند.

تحلیل هازارد و ریسک

ابتدائاً سطوح هازارد و رویدادهای به وجودآورنده‌ی آن‌ها باید تعیین گردند. این تحلیل‌ها باید در مورد همه‌ی حالت‌های قابل پیش‌بینی که شامل شکست‌ها و به کارگیری‌های ناصحیح هستند، انجام گیرد. ریسک با رویدادهای خطرناک معین شده مطابقت داده می‌شود و سپس تعیین می‌گردد. این مرحله، که مقدم بر هر گونه تحلیلی انجام می‌گیرد، به شدت به کاربردی که سیستم برای آن توسعه داده می‌شود، بستگی دارد.

روش‌هایی که به انجام این تحلیل‌ها کمک می‌کند در [1050] و [EN954] آمده است.

آماده‌سازی برای مدل‌سازی

به دلیل پیچیدگی مدل‌های امروزی، مدل‌سازی، مرحله‌ای لازم برای ارزیابی است. آماده‌سازی در این قسمت، شامل جمع‌آوری اطلاعات درباره‌ی:

- فرآیندها و تکنولوژی‌های پیاده‌سازی شده.
- رویه‌ها و تکرارهای تست‌ها.
- مدهای شکست و نرخ آن‌ها.
- نرخ خطایی که با تشخیص پوشش داده می‌شود.

- رویه‌های نگه‌داری و تعمیر.

در نمونه‌های معین، تحلیل گر می‌تواند برای تکمیل دانش خود روی موارد زیر تمرکز کند:

(۱) نوع و کارکرد (استفاده‌کننده‌های) مؤلفه‌ها.

(۲) شیوه‌ی استفاده‌ی مؤلفه‌ها

(۳) شروط داخلی (محیطی) و خارجی مؤلفه‌ها.

(۴) محدودیت‌های استفاده از واسط‌های سیستم و مؤلفه‌ها.

(۵) مکان مؤلفه‌ها.

(۶) حالت اولیه‌ی مؤلفه‌ها و خصوصیات عملیاتی‌شان.

اطلاعات به‌عنوان پایه‌ی هم‌بستگی، تهیه‌می‌شود و هم‌چنین برای تشخیص مفهوم گروه‌های مؤلفه‌های علت‌معمولی [MOSH]. این اطلاعات اولیه با تمرکز بر، برای مثال به‌وسیله‌ی تهیه‌ی لیست‌های مقابله، صفات معمول چندین مؤلفه و مکانیسم‌های شکست شبیه هم که به یک شکست هم‌شیوه منجر می‌شوند، به‌دست می‌آیند. (درواقع، نقاط ضعف در رابطه‌با علت‌های مشترک یا پتانسیل‌های هم‌بستگی سیستم.) نشانه‌های زیر می‌تواند به تحلیل گر کمک کند:

- مؤلفه‌های همانند، فعال و از نظر کارکردی غیرگونه‌گون که برای حشو به‌کار می‌روند، باید به عنوان گروه‌های علت‌مشترک فرض شوند.

- مؤلفه‌های گونه‌گون (توسعه‌یافته) که بخش‌های حشو و مکرری دارند، را نمی‌توان مستقل محسوب کرد.

نکته:

آمادگی برای خطا داشتن گروهی از مؤلفه‌های علت‌مشترک تنها به درجه‌ی شباهت آن‌ها بستگی ندارد، بلکه به وجود و تأثیر عواملی که در برابر شیوه‌های مشترک آن‌ها را محافظت می‌کنند، نیز دارد.

به دلیل پیچیدگی مدل و زمان مورد نیاز برای تحلیل، انتخابی برای عدم بروز وقایع علت‌مشترک کم‌تأثیر می‌تواند صورت گیرد. این انتخاب می‌تواند برپایه‌ی ارزیابی کمی (برای مثال درخت خطا) باشد.

۳-۴ ارزیابی کیفی

عموماً دو روش در این قسمت برای پیش‌بینی خطاهای هم‌شیوه به کار گرفته‌می‌شود [VILL].

۴-۳-۱ درخت‌های تحلیل خطا (FTA)

مروری بر روش

این روش استنتاجی^۱، کار را از یک شکست خطرناک سیستم می‌آغازد، که برای مثال به وسیله‌ی تحلیل‌های ریسک معین گردیده‌است، و ترکیبی از رویدادها که می‌تواند به این شکست منجر شود، را جست‌وجو می‌کند.

درخت خطا، تأثیرات شکست، بر یک مؤلفه یا بر یک سری از مؤلفه‌ها، در یک رویداد خطرناک را مدل می‌کند. رویدادهای اولیه به وسیله‌ی دروازه‌های and و or به یک‌دیگر متصل می‌گردند، تا مسیرهای گوناگونی را که منجر به شکست خطرناک می‌شوند، را نشان دهند. این کار خطاهای تصادفی، سیستماتیک و هم‌شیوه را آشکار می‌سازد. لزوماً، همه‌ی شاخه‌های منطقی یک FTA باید تا رسیدن به رویدادهای پایه‌ای توسعه داده شوند. در عمل، درخت توسعه داده می‌شود تا قابلیت تحلیل تأثیر ورودی، پردازش و خروجی شکست را داشته باشد. برای اجتناب از هر خطای تفسیر و اطمینان از این که رویدادهای پایه به درستی پردازش شده‌اند، آنچه در پی می‌آید، باید بررسی شود^۲:

- رویدادهای خطرناک به حساب آیند^۳.

- روال‌های شکست مؤلفه‌ها

- ترکیب‌های رویدادهای پایه

- مسیرهای منجر به شکست

- شکست‌های هم‌روال و شکست‌های سیستماتیک

- تقابلهای ممکن

تحلیل‌های درخت خطا، در حال حاضر، در دامنه‌ی وسیعی^۴، در مورد جنبه‌های سخت‌افزاری، مورد استفاده قرار می‌گیرند. هم‌چنین می‌توانند برای ارزیابی خطاهای نرم افزار به کار گرفته شوند، خصوصاً در جای که برای توابع یا پیمانانه‌های بحرانی جست‌وجو می‌شوند.

• تعیین آغازگرها و هم‌بستگی‌ها^۵

FTA مدل‌سازی ارتباط بین مؤلفه‌ها را فراهم می‌کند. [VILL]

آغازگرها برای بخش‌های آن، با دنبال کردن و توسعه‌ی شاخه‌ها تا رسیدن به ازهم‌پاشیدگی‌های مؤلفه‌ای^۱، اختلالات^۲ خارجی یا خطاهای انسانی‌ای که دیده می‌شوند^۳، مشخص می‌گردند.

¹ deductive

² verify

³ take into account

⁴ widespread

⁵ module

⁶ correlations

• تعیین پی آمدها

ساختار استنتاجی روش درخت خطا، یک راه علت و معلولی، برای جست و جوی پی آمدهای خطا ندارد. خواه ریشه‌ی آن علت مشترک‌ی داشته باشد یا نه.

۲-۳-۴. مدهای شکست و تحلیل اثر

• نظری کلی بر این روش

این روش یک راهبرد استقرائی است که از توابع یا مؤلفه‌های سیستمی که باید مورد تحلیل قرار گیرد، کار را، (به منظور تعیین شکست‌های خطرناکی که می‌توانند آن‌ها را تحت تأثیر قرار دهند)، آغاز می‌کند. شکست‌هایی را که به یک روال شکست، (که سخت‌افزار یا نرم‌افزار را تحت تأثیر قرار می‌دهد)، منجر می‌شوند، را برجسته می‌کند. وقتی شکست‌های توابع را مورد رسیدگی قرار می‌دهیم، راهبردی که در ادامه می‌آید، به کار گرفته می‌شود:

- تعیین شیوه‌های شکست^۱ برای هر تابعی که در تحلیل مد نظر قرار گرفته است.

این امر پس از آزمودن^۲ مشخصه‌ی^۳ این توابع، هدایت می‌شود؛ که غالباً بیش از سه کلاس از یک دیگر قابل تفکیک نیست: توابعی که نیازهای آن‌ها کاملاً برآورده^۴ نشده است. توابعی که صحیح نیستند^۵. و توابعی که در آن‌ها نتیجه با آنچه مورد انتظار است متفاوت است.

[SERV] ۵ شیوه‌ی شکست را بدون بیان جزئیات آن‌ها از یک دیگر تفکیک می‌کند و آن‌ها را در نظر می‌گیرد.

- تعیین تأثیرات محلی شکست‌ها. عموماً این مورد به بررسی جزء جزء حالت مقادیر گرفته شده به وسیله‌ی خروجی تابع روال‌های اولیه‌ی شکست^۶، محدود می‌شود.

- تعیین تأثیرات سراسری شکست‌ها. تأثیرات محلی شکست که در سطح سیستم منتشر می‌گردند در این مرحله مورد ارزیابی قرار می‌گیرند.

- دسته‌بندی تأثیرات سراسری بر طبق میزان بحرانی بودن^۷ آن‌ها این دسته‌بندی با استفاده از نتایج تحلیل‌های ریسک و هازارد که پیش‌تر انجام گرفته، شکل می‌گیرد.

¹ Component degradation

² perturbation

³ reach

⁴ failure modes

⁵ examine

⁶ specification

⁷ fulfill

⁸ incorrect

⁹ Elementary failure modes

¹⁰ criticality

- تعیین شکست‌های خطرناک یک آستانه‌ی بحرانی^۱، تعیین می‌گردد. شکست‌هایی که ورای این آستانه قرار می‌گیرند، خطرناک تلقی می‌گردند.

FMEA در سیستم‌های سخت‌افزاری کاربرد وسیعی دارد. این تکنیک می‌تواند برای تحلیل خطاهای نرم‌افزار نیز به کار رود. [THIR]

• تعیین آغازگرها و هم‌بسته‌ها

FMEA روشی مستقیم برای تعیین آغازگرها و هم‌بستگی‌ها نیست. به‌منظور این‌که به شکل مؤثری برای برجستگی شکست‌های هم‌روال از آن بهره‌گیری^۲ شود، باید آن‌را در پیوند^۳ با دیگر روش‌ها، که توانایی تعیین آغازگرها و هم‌بستگی‌های بین مؤلفه‌ها و زیر-سیستم‌ها را دارند، به کار گرفت.

هورتول [HOUR]، فی‌المثل، پیشنهاد ترکیب MADE را با FAULT TREE برای تعیین توابع بحرانی نرم‌افزار را می‌دهد. دانش این توابع ما را قادر می‌سازد، که بر زمینه‌ی بررسی برای تشخیص خطاهای هم‌شیوه‌ی نرم‌افزار، تمرکز بیش‌تری صورت‌دهیم.

• تعیین پی‌آمدها

فراهم آوردن خطاهای هم‌بسته، به درستی نشان‌می‌دهد که، FMEA روشی است که می‌تواند برای جست‌وجوی پی‌آمدهای این خطاها به کار رود.

۴-۴. ارزیابی کمی

نشان‌دادن شیوه‌های معمول^۴ در ارزیابی کمی بسته به دانش تحلیل‌گر از سیستم بسیار متغیر است:
- اگر هم‌بستگی به وضوح مشخص شده‌باشد (محیط، خطاهای انسانی)، این موارد می‌توانند، فی‌المثل در درخت خطای سیستم مدلسازی شوند.

- چنان‌چه هم‌بستگی در سیستم‌های مشابه در شمار آمده‌باشد، قیاسی برای انجام کار کفایت می‌کند.
- در مواردی که علل ریشه‌ای به سختی قابل تشخیص‌اند، به وسیله‌ی مدل‌های پارامتریک^۵ مربوط به علل مشترک^۵، پردازش صورت‌می‌گیرد. پاراگراف‌های ۴-۴-۱ و ۴-۴-۲ به مورد سوم توجه‌دارند.

۴-۴-۱. مدل‌سازی خطاهای هم‌شیوه در سخت‌افزار

¹ Criticality threshold

² contribute

³ associate

⁴ Common modes

⁵ Common cause

مدلی که بیش از همه کاربرد دارد، خصوصاً در مورد حشوهای تکمی^۱، فاکتور β است. [NUREG][61508][ISA] یک مدل تک پارامتری برای تعیین علل مشترک مرتبط با سخت‌افزار. برای جاهایی که حشو درجات بالائی دارد، مدل‌های چند پارامتری استفاده می‌شوند. (multiple Greek letter، فاکتور α و نرخ خطای دو جمله‌ای). در قسمت باقیمانده‌ی این بخش، هر دو روش مدل‌سازی فاکتور β و multiple Greek letter را بررسی می‌کنیم.

فاکتور بتا

این مدل بسته به آن که کاربردش در کجا باشد، امکان دارد، یک یا چندین گروه از مؤلفه‌های علل مشترک را تفکیک کند^۲. برای یک گروه از سه مؤلفه A و B و C، نرخ خطای کلی λ^3 مؤلفه‌های این گروه، صریحاً برابر است با:

$$\lambda = \lambda_i + 2.\lambda^2 + \lambda_d$$

با:

λ_i - نرخ شکست تصادفی مستقل

λ_2 - نرخ شکست‌هایی که با تأثیر دوبه‌دوی مؤلفه‌ها به وجود می‌آید. (مثلاً AB و AC برای مؤلفه‌ی A). با این فرض که تأثیر مؤلفه‌ای دو گانه مشخص است.

λ_d - نرخ شکست با علل ریشه‌ای مشترک سه گانه (۳ مؤلفه‌ای). (مثلاً در اینجا ABC)

فاکتور β فرض می‌کند که همه‌ی مؤلفه‌های یک گروه از مؤلفه‌های علل مشترک، fail شده‌اند. این امر منجر به این می‌شود که تنها بر شکست‌هایی که بر سه مؤلفه تأثیر گذارند، تمرکز شود. (λ_d) و آن‌هایی که تنها بر دو مؤلفه تأثیر گذارند، نادیده گرفته شوند و فاکتور λ_2 نادیده گرفته شود. کسر β از نرخ شکست مؤلفه‌ها با رویدادهای علت مشترک دیگر مؤلفه‌های گروه هم‌آهنگ می‌گردد. و آنچه در پی می‌آید، حاصل می‌شود:

$$\lambda_i = (1-\beta).\lambda$$

$$\lambda_d = \beta.\lambda$$

از β در محاسبه‌ی نرخ شکست منطبق با خطاهای علت مشترک، استفاده می‌گردد.

¹ Single redundancies

² isolate

³ Total failure rate

استاندارد IEC61508، روشی برای محاسبه‌ی نرخ شکست در رابطه با خطاهای علت‌مشرک که در محاسبه‌اش از گراف‌های مارکوف استفاده می‌شود، را توصیف می‌کند. این نرخ در تشخیص قابلیت‌های پیش‌نهادشده به وسیله‌ی ریزپردازنده به شمار می‌آید، که منجر به شکستن فاکتور قبلی به دو قسمت جداگانه می‌شود:

β : اضافه‌شده به شکست‌های خطرناک ناشناخته.

β_D : شکست‌های خطرناک شناخته‌شده.

$$\lambda_{cmf} = \beta \cdot \lambda_{DU} + \beta_D \cdot \lambda_{DU}$$

- λ_{DU} : نرخ شکست‌های خطرناک ناشناخته از یک کانال تنها.
- λ_{DD} : نرخ شکست‌های خطرناک شناخته‌شده از یک کانال تنها.
- فاکتورهای β و β_D با استفاده از تحقیقات میدانی تعیین می‌شوند:
- اندازه‌ی دفاعی که در برابر شکست‌های هم‌شیوه روی می‌دهد، به وسیله‌ی تشخیص این که کدام یک از قسمت‌ها با استفاده از تست‌های تشخیص خطا، improve شده‌اند. (X) از آن‌هایی که به وسیله‌ی تست‌های یکسان بهبود داده نشده‌اند. (Y) x_i و y_i انتساب به هر اندازه ست. این اندازه‌گیری در یک جدول مسیر است. مقادیر X و Y این گونه تعیین می‌شوند:

$$X = \sum x_i, Y = \sum y_i$$

- آزمایش‌ها که برای تشخیص خطاها در یک کانال طراحی شده‌اند، در هر دو نوع تست‌های با قابلیت تشخیص و تست‌هایی که برای تکرار زاویه‌ی دید اجرامی شوند، با این مورد تعیین می‌شوند.

$$B = f(x+y), \beta_D = f((z+1).x + y)$$

Z به وسیله‌ی جدول تعیین می‌شود. بسته به میزان پوشاندگی ابزارهای تشخیص خطا مقدار Z برای کنترل منطقی صفر است، که می‌دهد $\beta_D = \beta$. برای سنسورها و عامل‌ها تا جایی که زمان بین دو تست به بیش از یک هفته برسد، صفر است.

- نکته. کاربرد روش پیش‌نهادی برای تعیین و می‌تواند مورد بحث قرار گیرد.

می‌توان نتایج زیر را به دست آورد:

- برای ساختار حشو یکنواخت، اجرای تست تشخیص خطا، قانع‌کننده است. مثلاً یک تست اجرا شده حداقل یک بار در دقیقه با پوشاندگی ۹۹٪ برآورنده‌ی فرمول زیر است:

$$\lambda_{CMF}^1 = 0.02 * \lambda_{DU} + 0.01 * \lambda_{DD}$$

- برای یک ساختار حشو گونه‌گون، اجرای یک تست تشخیص خطای در حد استاندارد (برای مثال، تست کم‌تر از یک بار در یک دقیقه و با پوشاندگی ۶۰٪) اگر اجرا شود کافی است. نتایج زیر به دست می‌آید:

$$\lambda_{CMF}^2 = 0.02 * \lambda_{DU} + 0.02 * \lambda_{DD}$$

λ_{DU} و λ_{DD} این گونه تعیین می‌شوند. با توجه به خطاهای هم‌شیوه‌ی تصادفی سخت‌افزار، تکرار گونه‌گون کم‌تر از تکرار یکنواخت اثرگذار است.

Multiple Greek Letter برای یک سری مؤلفه‌ی تعیین شده

این روش توسعه‌ای از فاکتور β است. که شامل تأثیرات محتمل یک مؤلفه بر روی دیگر مؤلفه‌های گروه علت مشترک یکسان است. در این حالت فاکتورهای مضرب λ_2 بزرگ‌تر از صفر نیستند. برای یک ساختار حشو سه‌تایی، پارامترهای مدل عبارتند از:

λ : احتمال شکست در رابطه با رویدادهای مستقل و علت مشترک.

β : احتمال شرطی این که علت مشترک شکست یک مؤلفه در ریشه‌ی مؤلفه‌ی دوم باشد.

γ : احتمال شرطی این که علت مشترک شکست یک مؤلفه در ریشه‌ی شکست دو مؤلفه‌ی دیگر باشد.

بنابراین داریم:

$$\begin{aligned}\lambda_i &= (1-\beta) * \lambda \\ \lambda_2 &= (1/2) * \beta * (1-\gamma) * \lambda \\ \lambda_D &= \beta * \gamma * \lambda\end{aligned}$$

۲-۴-۴. مدل‌سازی خطاهای هم‌شیوه در نرم‌افزار

مقاله‌ای که اخیراً توسط لیتل وود [LITT] منتشر شده، نشان می‌دهد که در مقایسه با خطاهای تصادفی سخت‌افزار، خطاهای نرم‌افزار به این آسانی نمی‌توانند موضوع مدل‌سازی قرار گیرند:

[LITT] «...»

این نگرش با فرضیه‌های نگران‌کننده‌ی مستقل انجام شده برای مدل‌سازی قابلیت اعتماد یک ساختار چندنسخه‌ای، پذیرفته می‌شود [LYU]. در قیاس با خطاهای سخت‌افزاری، تکنیک‌های مدل‌سازی

خطاهای هم‌شیوه در نرم‌افزار، به قدر لازم رشد و توسعه نداشته‌اند، تا بتوانند به عنوان روش ارزیابی احتمال شکست در سیستم خطر خیز، معرفی شوند.

۳-۴-۴. ارزیابی کمی با استفاده از گراف‌های مارکوف

ارزیابی کمی با استفاده از گراف‌های مارکوف ابتدا به مدل‌سازی عملیات سیستم در یک فرم گرافی می‌پردازد. شکست‌های هم‌شیوه با اضافه کردن انتقال‌ها به این گراف در شمارمی آیند. احتمال بروز شکست‌های خطرناک با استفاده از محاسبات ماتریسی از نرخ‌های شکست تعیین می‌گردند. این کار با استفاده از فرمول‌های داده‌شده در بخش ۱-۴-۴ انجام می‌گیرد. [ISA]{61508}[DEACBr][BOUS].

۴-۴-۴. ارزیابی کمی با استفاده از درخت‌های تحلیل خطا

درخت‌های خطا به آسانی قابل کمی‌سازی‌اند، اگر رویدادهای اولیه مستقل باشند. در این موارد، امکان تبدیل درخت به عبارت بولی، با استفاده از قوانین زیر وجود دارد:

Basic event → Boolean variable
AND gate → Boolean product
OR gate → Boolean sum

شرط استقلال رویدادهای اولیه، رفتار خاصی را در مورد شکست‌های علت‌مشترک طلب می‌کند [ISA]. مثالی که در ادامه می‌آید نحوه‌ی طرح این شکست‌ها را نشان می‌دهد:

مثال:

رویداد E داده‌شده است، که از ترکیب در پیمان‌های ورودی وابسته‌ی (A1,A2)، و دو پیمان‌های خروجی وابسته‌ی دیگر (B1,B2) که در عین حال (A1,A2) از (B1,B2) مستقل است، به وجود آمده است. عبارت

شکل ۷: درخت خطا بدون CMF

بولی E عبارت است از:

$$E = A1 + A2 + B1 + B2$$

که به احتمالات زیر منجر می‌شود:

$$\begin{aligned}
P(E) &= P(A1+A2+B1+B2) \\
P(E) &= P(A1) + P(A2) + P(B1) + P(B2) \\
&- P(A1.A2) - P(A1.B1) - P(A1.B2) - P(A2.B1) - P(A2.B2) - \\
&P(B1.B2) \\
&+ P(A1.A2.B1) + P(A1.A2.B2) + P(A1.B1.B2) + P(A2.B1.B2) \\
&- P(A1.A2.B1.B2)
\end{aligned}$$

از آنجا که گفته شده پیمان‌های ورودی و خروجی مستقل از یکدیگرند، عبارت احتمالی بالا می‌تواند به عبارت زیر ساده شود:

$$P(E) = P(A1) + P(A2) + P(B1) + P(B2) - P(A1.A2) - P(B1.B2)$$

در این جا $P(A1.A2)$ نشان گر قسمت مشترک $A1$ و $A2$ است و می‌تواند به رویداد «هم‌شيوه» تعبیر شود A_{CMF} (همان گونه که برای مورد $B1, B2$ می‌تواند).

در عمل، این امکان وجود دارد که معادله‌ی قبل را به صورت فرم درختی و با طرح A_{CMF} که $A1$ و $A2$ را تبدیل به دو رویداد مستقل می‌کند (این مورد برای پیمان‌های خروجی نیز صحیح است). در آوریم. بنابراین درخت به صورت زیر درمی‌آید:

شکل ۸: درخت خطا به همراه CMF

اگر شکست‌های هم‌شيوه بین $(A1, A2)$ و $(B1, B2)$ را با فاکتورهای β_A, β_B مشخص سازیم، نرخ خطا منطبق با رویدادهای ابتدایی درخت چنین خواهد بود:

$$\begin{aligned}
&(1-\beta_A).\lambda_A \ \& \ (1-\beta_B).\lambda_B \ \text{for } A_1 \ \& \ A_2 \ \& \ \text{for } B_1 \ \& \ B_2 \\
&\beta_A.\lambda_A \ \& \ \beta_B.\lambda_B \ \text{for } A_{CMF} \ \& \ B_{CMF}
\end{aligned}$$

۴-۵. مرور کلی^۱

آن گونه که تشریح شد، پیش‌گویی خطاهای به‌هم‌وابسته، تخمین بروز و خلق خطاها و پی‌آمدهای آن‌هاست.

جدول ۲ مروری بر نتایج اصلی مرتبط با پیش‌بینی خطاها در توانایی‌های هر روش در جنبه‌های «خلق و بروز» و «پی‌آمدها» ارائه می‌دهد. امکان ارزیابی‌های کمی و کیفی در شیوه‌های معمول خطا، به وسیله‌ی درخت خطا، آن را روشی خوب برای پیش‌بینی خطاهای هم‌شيوه نشان می‌دهد. این توانایی باید به وسیله‌ی کاربردهای مختلف در موارد واقعی^۲ اثبات گردد.

¹ overview
² concrete

۵. لیست‌های مقابله^۱

۶. نتیجه‌گیری

مراجع

^۱ Check lists